

POLITECHNIKA KRAKOWSKA IM. TADEUSZA KOŚCIUSZKI

KARTA PRZEDMIOTU

obowiązuje studentów rozpoczynających studia w roku akademickim 2019/2020

Wydział Inżynierii Elektrycznej i Komputerowej

Kierunek studiów: Elektrotechnika

Profil: Ogólnoakademicki

Forma studiów: stacjonarne

Kod kierunku: Elek

Stopień studiów: I

Specjalności: Automatyka w układach elektrycznych, Inżynieria systemów elektrycznych, Trakcja elektryczna

1 INFORMACJE O PRZEDMIOCIE

NAZWA PRZEDMIOTU	Technika mikroprocesorowa
NAZWA PRZEDMIOTU W JĘZYKU ANGIELSKIM	Microprocessor Systems
KOD PRZEDMIOTU	WIEiK ELEKTROTECH oIS PK25 19/20
KATEGORIA PRZEDMIOTU	Przedmioty kierunkowe
LICZBA PUNKTÓW ECTS	3.00
SEMESTRY	4

2 RODZAJ ZAJĘĆ, LICZBA GODZIN W PLANIE STUDIÓW

SEMESTR	WYKŁADY	ĆWICZENIA	LABORATORIA	LABORATORIA KOMPUTERO- WE	PROJEKTY	
4	30	0	15	0	0	0

3 CELE PRZEDMIOTU

Cel 1 Poznanie zasady działania układów mikroprocesorowych i mikrokontrolerów. Sprzęganie z urządzeniami wejścia/wyjścia. Rodzaje współczesnych mikrokontrolerów. Podstawy programowania mikrokontrolera typu 8051 lub ATMEGA.

4 WYMAGANIA WSTĘPNE W ZAKRESIE WIEDZY, UMIEJĘTNOŚCI I INNYCH KOMPETENCJI

- 1 Podstawy techniki układów logicznych (kombinacyjnych i sekwencyjnych). Podstawy techniki układów analogowych.

5 EFEKTY KSZTAŁCENIA

EK1 Wiedza Znajomość budowy podstawowej struktury systemu mikroprocesorowego. Możliwości zastosowania układów mikroprocesorowych i mikrokontrolerów.

EK2 Umiejętności Rozpoznawanie układów mikroprocesorowych i mikrokontrolerów. Proste aplikacje.

EK3 Wiedza Struktura wewnętrzna mikrokontrolera. Struktura systemu mikroprocesorowego. Lista instrukcji mikrokontrolerów rodziny 8051 lub AVR ATMEGA

EK4 Umiejętności Opracowanie przykładowego programu.

EK5 Wiedza Zasada sprzęgania mikrokontrolera urządzeniami zewnętrznymi; urządzenia wejściowe i wyjściowe. Zastosowanie mikrokontrolerów.

EK6 Umiejętności Dobór mikrokontrolera do określonych zastosowań.

6 TREŚCI PROGRAMOWE

WYKŁADY		
LP	TEMATYKA ZAJĘĆ OPIS SZCZEGÓŁOWY BLOKÓW TEMATYCZNYCH	LICZBA GODZIN
W1	Podstawowa struktura systemu mikroprocesorowego, cykl zegarowy, cykl maszynowy, mikroprocesor, mikrokontroler, pamięć programu, pamięć danych, urządzenia wejścia/wyjścia.	4
W2	Rodzaje pamięci programu (ROM, PROM, EPROM, OTP, EEPROM, Flash EEPROM, FRAM), parametry pamięci programu, rodzaje pamięci danych (SRAM, DRAM, EEPROM, FRAM), parametry pamięci danych.	2
W3	Cykl maszynowy. Zasada pobierania i realizacji i rozkazów. Lista rozkazów mikrokontrolera; rozkazy przesyłania, rozkazy arytmetyczno-logiczne, skoki, rozkazy operujące na rejestrach i końcówkach portów.	2
W4	Struktura wewnętrzna CPU (jednostki centralnej). Elementy i układy nadzorujące pracę układu mikroprocesorowego. System dystrybucji sygnału zegarowego	2
W5	Rodzaje urządzeń wejścia/wyjścia (porty równoległe I/O, liczniki, zegary, porty szeregowo, modulatory PWM, przetwornik A/C i C/A, układy analogowe).	2
W6	Sposoby i metody podłączania elementów i urządzeń zewnętrznych do systemu mikroprocesorowego. Bezpośredni dostęp do pamięci DMA.	4
W7	Architektura procesora typu Harvard i typu Von Neumanna, mapa pamięci. Procesor typu CISC, RISC, DSP.	2
W8	Interfejsy do transmisji szeregowo, protokoły transmisyjne. Interfejsy bezprzewodowe.	4

WYKŁADY		
LP	TEMATYKA ZAJĘĆ OPIS SZCZEGÓŁOWY BLOKÓW TEMATYCZNYCH	LICZBA GODZIN
W9	Przerwania sprzętowe (rodzaje przerwań, obsługa przerwań, wektor przerwań).	2
W10	Urządzenia i oprogramowanie wspomagające projektowanie i testowanie układów mikroprocesorowych, złącze testujące JTAG	2
W11	Przegląd producentów mikrokontrolerów, rodziny mikrokontrolerów 8-bitowych, 16-bitowych, 32-bitowych i procesorów DSP, DSC.	2
W12	Przykłady systemów mikroprocesorowych w przemyśle - przemysłowe sterowniki programowalne.	2

LABORATORIA		
LP	TEMATYKA ZAJĘĆ OPIS SZCZEGÓŁOWY BLOKÓW TEMATYCZNYCH	LICZBA GODZIN
L1	Podstawowe operacje arytmetyczne i logiczne realizowane przez mikrokontrolery typu 8051 lub ATMEGA. Programowanie portów we/wy mikrokontrolera.	4
L2	Układy czasowo-licznikowe. Przerwania sprzętowe w mikrokontrolerach. Modulator PWM.	4
L3	Programowalne układy logiczne PLD. Programowanie układów typu CPLD. Realizacja podstawowych układów kombinacyjnych.	4
L4	Programowanie sterowników PLC z serii FX, firmy Mitsubishi lub sterowników LOGO, firmy Siemens.	3

7 NARZĘDZIA DYDAKTYCZNE

N1 Wykłady

N2 Ćwiczenia laboratoryjne

N3 Konsultacje

8 OBCIĄŻENIE PRACĄ STUDENTA

FORMA AKTYWNOŚCI	ŚREDNIA LICZBA GODZIN NA ZREALIZOWANIE AKTYWNOŚCI
Godziny kontaktowe z nauczycielem akademickim, w tym:	
Godziny wynikające z planu studiów	45
Konsultacje przedmiotowe	0
Egzaminy i zaliczenia w sesji	0
Godziny bez udziału nauczyciela akademickiego wynikające z nakładu pracy studenta, w tym:	
Przygotowanie się do zajęć, w tym studiowanie zalecanej literatury	35
Opracowanie wyników	20
Przygotowanie raportu, projektu, prezentacji, dyskusji	20
SUMARYCZNA LICZBA GODZIN DLA PRZEDMIOTU WYNIKAJĄCA Z CAŁEGO NAKŁADU PRACY STUDENTA	120
SUMARYCZNA LICZBA PUNKTÓW ECTS DLA PRZEDMIOTU	3.00

9 SPOSOBY OCENY

OCENA FORMUJĄCA

F1 Zaliczenie części teoretycznej i sprawozdanie z ćwiczenia laboratoryjnego

F2 Test z wykładów

OCENA PODSUMOWUJĄCA

P2 Średnia ważona ocen formujących

WARUNKI ZALICZENIA PRZEDMIOTU

W1 Końcowe zaliczenie laboratorium z uwzględnieniem testu z wykładów

KRYTERIA OCENY

EFEKT KSZTAŁCENIA 1	
NA OCENĘ 2.0	Brak znajomości kodów liczbowych
NA OCENĘ 3.0	Znane kody liczbowe, postać zapisu i odczytu liczb.
NA OCENĘ 3.5	Postać zapisu słowa n pozycyjnego. Określenie wartości liczbowej zapisanej w podanym kodzie.

NA OCENĘ 4.0	Przykłady operacji w kodzie NB: dodawanie i odejmowanie słów n pozycyjnych w kodzie NB. Zapis matematyczny. Wynik operacji.
NA OCENĘ 4.5	Przykład operacji w kodzie U2: dodawanie liczb n pozycyjnych w kodzie U2. Zapis matematyczny. Wynik operacji.
NA OCENĘ 5.0	Przykład operacji w kodzie BCD: dodawanie dwóch słów n bajtowych z korekcją dziesiętną.
EFEKT KSZTAŁCENIA 2	
NA OCENĘ 2.0	Brak znajomości kodów liczbowych.
NA OCENĘ 3.0	Przekształcanie liczb dziesiętnych na postać w kodzie NB i odwrotnie.
NA OCENĘ 3.5	Przekształcanie liczb dziesiętnych na postać w kodzie NB i szesnastkowym oraz odwrotnie.
NA OCENĘ 4.0	Przekształcanie liczb dziesiętnych na postać w kodzie NB i szesnastkowym i U2 oraz odwrotnie.
NA OCENĘ 4.5	Przekształcanie liczb dziesiętnych na postać w kodzie NB i szesnastkowym, U2 i BCD oraz odwrotnie. Zastosowanie kodu BCD.
NA OCENĘ 5.0	Zastosowanie kodów liczbowych w technice mikroprocesorowej w rozkazach mikrokontrolera i numeracji bajtów oraz rozmiarów pamięci mikrokontrolerów.
EFEKT KSZTAŁCENIA 3	
NA OCENĘ 2.0	Brak informacji na temat określenia i struktury wewnętrznej mikrokontrolera.
NA OCENĘ 3.0	Znana jest ogólna struktura i przeznaczenie mikrokontrolera
NA OCENĘ 3.5	Znane są z nazwy podzespołów w strukturze wewnętrznej mikrokontrolera.
NA OCENĘ 4.0	Przeznaczenie i funkcja podzespołów w strukturze wewnętrznej mikrokontrolera.
NA OCENĘ 4.5	Znajomość pojemności: pamięci wewnętrznych programu i danych oraz zewnętrznych pamięci danych i programu. Znane są podstawowe grupy rozkazów mikrokontrolera.
NA OCENĘ 5.0	Znana jest umiejętność korzystania z listy rozkazów do komunikacji z pamięciami zewnętrznymi.
EFEKT KSZTAŁCENIA 4	
NA OCENĘ 2.0	Brak informacji na temat listy rozkazów mikrokontrolera.
NA OCENĘ 3.0	Znana jest lista rozkazów, grupy rozkazów i ich przeznaczenie.
NA OCENĘ 3.5	Znany jest zapis i funkcja rozkazów przesyłania.
NA OCENĘ 4.0	Znany jest zapis i funkcja rozkazów przesyłania i rozkazów arytmetyczno-logicznych.
NA OCENĘ 4.5	Znany jest zapis i funkcja rozkazów przesyłania, rozkazów arytmetyczno-logicznych, skoków i obsługi portów mikrokontrolera.

NA OCENĘ 5.0	Opracowanie prostego programu, np. do zliczania impulsów przez licznik Ti w trybie 1 z generatora wewnętrznego lub zewnętrznego. Licznik sterowany programowo lub poprzez linię przerwania zewnętrznego.
EFEKT KSZTAŁCENIA 5	
NA OCENĘ 2.0	Brak umiejętności określenia własności środowiska zewnętrznego i celowości współpracy z mikrokontrolerem.
NA OCENĘ 3.0	Określenie środowiska zewnętrznego dla mikrokontrolera. Podanie wymagań technicznych (parametry elektryczne) do współpracy mikrokontrolera ze środowiskiem zewnętrznym.
NA OCENĘ 3.5	Transoptory w technice mikroprocesorowej. Parametry transoptorów. Przenoszenie sygnałów przez transoptory.
NA OCENĘ 4.0	Zasada sprzęgania urządzeń elektrycznych od strony wejścia mikrokontrolera. Dostosowanie poziomów napięć do wejść. Wprowadzanie sygnałów prostych lub zanegowanych.
NA OCENĘ 4.5	Zasada sprzęgania urządzeń elektrycznych od strony wyjścia mikrokontrolera. Dostosowanie poziomów napięć wyjściowych z mikrokontrolera na wejścia elektrycznych urządzeń wykonawczych. Wyprowadzanie sygnałów prostych lub zanegowanych.
NA OCENĘ 5.0	Czujniki optoelektryczne. Przeznaczeni i zastosowanie.
EFEKT KSZTAŁCENIA 6	
NA OCENĘ 2.0	Brak znajomości i celowości sprzęgania mikrokontrolera ze środowiskiem zewnętrznym.
NA OCENĘ 3.0	Znane są rozwiązania układowe czujników stykowych dla różnego rodzaju napięć zasilających.
NA OCENĘ 3.5	Znane są czujniki optoelektroniczne możliwe do zastosowania na wejściach mikrokontrolera.
NA OCENĘ 4.0	Znane są układy sterowania przekaźnikami i stycznikami z wyjścia mikrokontrolera.
NA OCENĘ 4.5	Znane są układy sterowania tranzystorami MOS dużej mocy sygnałami z wyjść mikrokontrolera.
NA OCENĘ 5.0	Przykład rozwiązania układowego do sterowania odbiornikiem dużej mocy z wyjścia mikrokontrolera z zastosowaniem transoptora. Dobór podzespołów z katalogu.

10 MACIERZ REALIZACJI PRZEDMIOTU

EFEKT KSZTAŁCENIA	ODNIESIENIE DANEGO EFEKTU DO SZCZEGÓŁOWYCH EFEKTÓW ZDEFINIOWANYCH DLA PROGRAMU	CELE PRZEDMIOTU	TREŚCI PROGRAMOWE	NARZĘDZIA DYDAKTYCZNE	SPOSOBY OCENY
EK1	K_W15	Cel 1	L1	N1 N3	F1 F2
EK2	K_W15	Cel 1	L1	N1 N2 N3	F1 F2
EK3	K_W15	Cel 1	W5 W6 L2 L3 L4	N1 N2 N3	F1 F2
EK4	K_W15	Cel 1	W5 W7 L3 L4	N1 N2 N3	F1 F2
EK5	K_W15	Cel 1	W8 W9 W10	N1 N2 N3	F1 F2
EK6	K_W15	Cel 1	W8 W9 W10	N1 N2 N3	F1 F2

11 WYKAZ LITERATURY

LITERATURA PODSTAWOWA

- [1] Doliński J. — *Mikrokomputer jednoukładowy Intel 8051.*, Warszawa, 1993, PLJ
- [2] Money S.A. — *Mikroprocesory. Poradnik*, Warszawa, 1996, WKiŁ
- [3] Pełka R. — *Mikrokontrolery, architektura, programowanie, zastosowania*, Warszawa, 2002, WKiŁ
- [4] Rydzewski A. — *Mikrokomputery jednoukładowe rodziny MCS-81*, Warszawa, 1992, WNT
- [5] Starecki T. — *Mikrokontrolery 8051 w praktyce*, Warszawa, 2002, BTC

LITERATURA UZUPEŁNIAJĄCA

- [1] Hadam P. — *Projektowanie systemów mikroprocesorowych*, Warszawa, 2004, BTC
- [2] Majewski J., Kardach K. — *Mikrokontrolery jednoukładowe 8051. Programowanie w języku C w przykładach.*, Wrocław, 1996, Oficyna Wydawnicza Politechniki Wrocławskiej
- [3] Tomasz Francuz — *Język C dla mikrokontrolerów AVR. Od podstaw do zaawansowanych aplikacji.*, Gliwice, 2015, Helion

12 INFORMACJE O NAUCZYCIELACH AKADEMICKICH

OSOBA ODPOWIEDZIALNA ZA KARTĘ

dr inż. Wojciech Mysiński (kontakt: mysinski@pk.edu.pl)

OSOBY PROWADZĄCE PRZEDMIOT

2 dr inż. Andrzej Drwal (kontakt: adrwal@pk.edu.pl)

3 dr inż. Sławomir Żaba (kontakt: azaba@pk.edu.pl)

6 dr hab inż. Andrzej Szromba (kontakt: aszromba@pk.edu.pl)

7 dr inż. Wiesław Jakubas (kontakt: wjakubas@pk.edu.pl)

13 ZATWIERDZENIE KARTY PRZEDMIOTU DO REALIZACJI

(miejscowość, data)

(odpowiedzialny za przedmiot)

(dziekan)

PRZYJMUJĘ DO REALIZACJI (data i podpisy osób prowadzących przedmiot)

.....
.....
.....
.....